

วงจรจำลองการแก่วงของกำลังไฟฟ้า

ปีการศึกษา 2553

โดย

นายปัญญา อุ่นบางคลาด

นายวิชัย บังเกิด

อาจารย์ที่ปรึกษา

อาจารย์ ดร. คมกฤษณ์ ประเสริฐวงศ์

บทคัดย่อ

โครงการวิศวกรรมศาสตร์ฉบับนี้ ได้นำเสนอการออกแบบและพัฒนาวงจรจำลองการแก่วงของกำลังไฟฟ้า โดยจำลองวงจรที่มีตัวต้านทานไฟฟ้า ตัวเหนี่ยวนำไฟฟ้า และตัวเก็บประจุ โดยจำลองวงจรอนุกรมด้วยไฟฟ้ากระแสตรงและจำลองรูปแบบของสายส่งไฟฟ้าด้วยไฟฟ้ากระแสสลับ แล้วจึงนำค่าที่ได้ไปวิเคราะห์หาค่าความถี่และอัตราหน่วงแล้วจึงนำไปเปรียบเทียบกับค่าที่ได้จากการคำนวณตามทฤษฎี

ผลที่ได้จากการทดลองวงจรจำลองการแก่วงของกำลังไฟฟ้า พบว่าแรงดันไฟฟ้าที่ตกร่องตัวต้านทานไฟฟ้านั้นเกิดการแก่วงและมีการเปลี่ยนแปลงตามขนาดของตัวเหนี่ยวนำไฟฟ้า ขนาดของตัวเก็บประจุ และขนาดของตัวต้านทานไฟฟ้าซึ่งเมื่อป้อนแรงดันไฟฟ้ากระแสตรงจะมีการแก่วงออกมากเป็นรูปคลื่นอย่างเด่นชัดและเมื่อใช้แบบจำลองสายส่งแบบ π ป้อนไฟฟ้ากระแสสลับ คลื่นการแก่วงของแรงดันไฟฟ้าจะผสมกับคลื่นรูปไข่นี้ของแรงดันไฟฟ้ากระแสสลับ และเมื่อใช้โปรแกรม Ringdown tools สามารถแยกสัญญาณการแก่วงออกมาวิเคราะห์ได้โดยเมื่อวิเคราะห์หาค่าความถี่และอัตราหน่วงมีค่าใกล้เคียงกับทฤษฎี

คำสำคัญ : การแก่วงของกำลังไฟฟ้า การแก่วงของแรงดันไฟฟ้า วงจรจำลอง