

การพัฒนาเครื่องควบคุมที่โปรแกรมได้ สำหรับการควบคุมแบบรีดิบล็อกเดนซ์

ปีการศึกษา 2547

| | |
|-----------------------|-----------------------|
| โดย | อาจารย์ที่ปรึกษา |
| นายประเสริฐ คงเจริญ | ผศ. ทวีพงษ์ จิ้อสัตย์ |
| นายไม่ตรี พิชญะนันทน์ | อาจารย์ที่ปรึกษาร่วม |
| นายอุทธนา สุรินทร์ | ผศ. เวศิน ปิยรัตน์ |

บทคัดย่อ

โครงการนี้เป็นการนำเอาเครื่องควบคุมที่โปรแกรมได้ (Programmable Logic Controller; PLC) มาทำภารกิจออกแบบระบบควบคุมที่มีการทำงานแบบรีดิบล็อกเดนซ์ โดย ระบบแบบรีดิบล็อกเดนซ์ ถูกออกแบบมาใช้ควบคุมระบบที่มีความสำาคัญสูง ซึ่งระบบนี้จะต้องให้ระบบหยุดการทำงานไม่ได้ ดังนั้นจึงจำเป็นที่จะต้องใช้เครื่อง PLC หลายๆเครื่องเข้ามาควบคุมระบบ เมื่อเครื่อง PLC เครื่องหนึ่งเครื่องจะต้องเหลือภารกิจเดียวเท่านั้น แต่เครื่องอื่นจะเข้าควบคุมระบบแทนที่หันไป

ในการทดลองจะใช้เครื่อง PLC 2 เครื่องทำงานร่วมกันในระบบรีดิบล็อกเดนซ์ นำท่าการทำงานควบคุมสัญญาณไฟฟ้าร่าง ที่ได้จากการทำงานขึ้น ให้สามารถทำงานได้อย่างต่อเนื่อง โดยในสภาวะปกติ PLC เครื่องหนึ่งจะเป็นผู้ควบคุมระบบการทำงานแต่เดียว PLC เครื่องหลักเกิดการเสียหายไม่สามารถควบคุมระบบต่อไปได้ PLC เครื่องสำรองจะทำการควบคุมระบบการทำงานแทนทันที เพื่อให้ชุดสัญญาณไฟฟ้าร่างทำงานต่อเมื่องได้ตามปกติ