

สวิตซ์িংเพาเวอร์ซัพพลาย

ปีการศึกษา 2542

โดย

นายวสันต์ ฉิมไทย

นายวิวัฒน์ เหลืองกมลพันธุ์

นายสุภชัย ศิลาเลิศเดชกุล

อาจารย์ที่ปรึกษา

อาจารย์เวทิน ปิยรัตน์

อาจารย์ที่ปรึกษาร่วม

อาจารย์สมภพ รอดอัมพร

บทคัดย่อ

ปริญญานิพนธ์นี้ขอเสนอสวิตซ์িংเพาเวอร์ซัพพลายด้วยวิธีการ Binary Rate Modulation โดยใช้ PALCE22V10 เป็นตัวกำเนิดสัญญาณ Binary Rate Multiplier ขนาด 8 bit และมาผสมกับสัญญาณ AC line ความถี่ 50 Hz ไปกำหนดการปรับพลังงานของสวิตซ์িং ในทุกๆ 20 ms โดยแบ่ง Scantime ออกเป็น 8 ส่วนๆละ 2.5 ms ที่กำหนด BRM ได้ 256 รูปแบบ