

การใช้ฟซชีล็อกความถ่วงศูนย์นาฬิกาหัวกลับโดยใช้ดีซีเซอร์รวมอเตอร์
ปีการศึกษา 2539

โดย

นายพีพงษ์ อินทุโสมा

นายคริรัตน์ เมตต์การุณย์จิต

นายอนุเทพ โอยเว็น

อาจารย์ที่ปรึกษา

รองศาสตราจารย์ผ่องค์ อาจฤทธิ์

บทคัดย่อ

โครงการนี้เป็นการศึกษาและออกแบบและสร้างชุดทดลองถ่วงศูนย์นาฬิกาหัวกลับ (Inverted Pendulum) และสร้างชุดควบคุมโดยใช้ฟซชีล็อกจิก ซึ่งถ่วงศูนย์นาฬิกาหัวกลับที่สร้างขึ้นนี้ เป็นถ่วงศูนย์นาฬิกาหัวกลับแบบข้อต่อเดียว (Single Pendulum) โดยที่ถ่วงศูนย์นาฬิกาจะต่ออยู่กับปลาย คานซึ่งหมุนได้โดยรอบในแนวราบ ส่วนถ่วงศูนย์นาฬิกาจะหมุนอยู่ในแนวตั้ง โดยถ่วงศูนย์นาฬิกาเป็น แท่งอะลูมิเนียมยาว 1 ฟุต และคานก้มีความยาว 1 ฟุตด้วย โดยรับค่าตำแหน่งของถ่วงศูนย์จาก Rotary Encoder ผ่านเข้ามาที่เตอร์ (counter) ส่งไปยังไมโครคอมพิวเตอร์ แปลงเป็นอินพุท 2 ค่า คือ ตำแหน่งและความเร็วของถ่วงศูนย์นาฬิกา จากนั้นจึงทำการคำนวณค่าแรงที่ส่งให้กับวงจรขั้บมอเตอร์ โดยใช้เทคนิคของฟซชีล็อกจิก ดังจะเป็นประโยชน์ในการศึกษาการใช้ฟซชีล็อกจิกที่เป็นเทคโนโลยีใหม่ ซึ่งกำลังเป็นที่นิยมในการประยุกต์ใช้งานในงานควบคุมในปัจจุบัน