

ชุดอินเตอร์เฟส Z-80

ปีการศึกษา 2538

โดย

นายนิสสัย ประภัสสรวิริยะ

นายวุฒิศักดิ์ หวังศี

นายสุทธิชัย สุกิจพิพัฒน์

อาจารย์ที่ปรึกษา

อาจารย์ยืน ประเคน

อาจารย์อิศราวดี สีดาagan

บทคัดย่อ

โครงการนี้เป็นการInterface Z-80 โดยโครงงานจะประกอบไปด้วยส่วนใหญ่ๆ คือ ชุด Interface และ Main board เราใช้ Z-80 เป็น CPU หลักการทำงานเราจะเขียนโปรแกรมภาษา Assembly ผ่าน Key เข้าไปยัง Main Board และ Link ต่อไปยังชุด Interface เพื่อไป Control ชุด Interface ให้ทำงานตามที่เราต้องการ ชุด Interface ประกอบไปด้วย Keyboard, Digital to Analog, Analog to Digital, LCD, Solid State Relay, Stepping Motor, Decoder, and Printer.