

พีซี ลอจิกอานาไลซ์เซอร์ 8 แชนแนล

ปีการศึกษา 2543

โดย

นายกิตติ ภางาม

นายไพวัฒน์ ศรีนุกูล

อาจารย์ที่ปรึกษา

อาจารย์ธีระพงษ์ กิตติสยาม

บทคัดย่อ

เครื่องวิเคราะห์สัญญาณลอจิกเป็นเครื่องมือที่สามารวัดสัญญาณทางด้านดิจิทัลได้หลายช่องสัญญาณในเวลาเดียวกัน และสัญญาณที่ออกมามีค่าความเที่ยงตรงสูงเนื่องจากสามารถขจัดปัญหาเรื่องสัญญาณรบกวนพัลส์แคบที่มาแทรก (glitch) และสัญญาณการเปลี่ยนแปลงของระดับลอจิกแล้วเกิดการส่งผ่านตัวเก็บประจุเล็กๆ ซึ่งเรียกว่า สไปค์ (spike) ได้ นอกจากนี้เครื่องวิเคราะห์สัญญาณลอจิกยังสามารถแสดงรูปแบบสัญญาณได้หลายรูปแบบ เช่น ไคอะแกรมทางเวลา (timing diagram), เลขฐานสอง (binary) และ เลขฐานสิบหก (hexadecimal) เป็นต้น